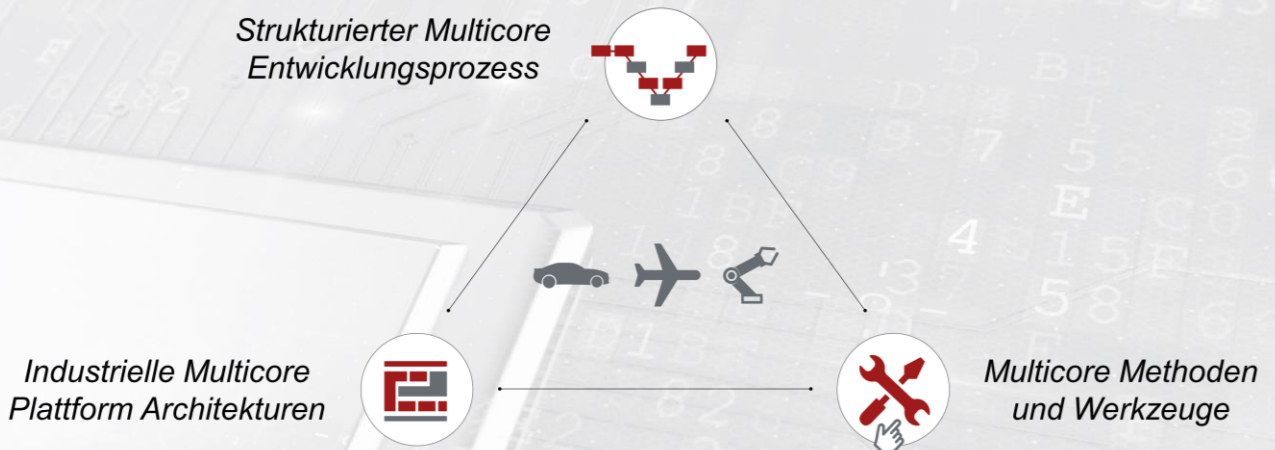


ARAMiS II Multicore Konferenz

21. Juni 2018, Stuttgart

Das BMBF Forschungsprojekt ARAMiS II adressiert Entwicklungsprozesse, Werkzeuge und industrielle Plattformen für den effizienten Einsatz von Multicore-Technologie in sicherheitskritischen Anwendungen.



Zur Projektmitte stellt das Konsortium in einer **öffentlichen ARAMiS II Multicore Konferenz** das Projekt und die bisher erzielten Ergebnisse vor.

Datum: **21. Juni 2018**
Zeit: **09:15 – 17:30**
Ort: **Vector Informatik GmbH**
Holderäckerstraße 36
70499 Stuttgart

Es laden Sie im Namen des Gesamtkonsortiums recht herzlich ein:



Karlsruher Institut für Technologie (KIT)
als Projektkoordinator



Vector Informatik GmbH
als Projektpartner und Gastgeber

Bitte registrieren Sie sich bis zum 10. Juni 2018 über
<https://aramis2-konferenz.eventbrite.de>

GEFÖRDERT VOM



Bundesministerium
für Bildung
und Forschung

Kontakt: aramis2@itiv.kit.edu Web: www.aramis2.de

Vorläufige Agenda:

- ab 8:30* *Registrierung*
- 09:15 *Begrüßung*
- 09:30 *Projektüberblick ARAMiS II*
Jürgen Becker, Karlsruhe Institut für Technologie (KIT)
- 10:00 *Modellbasierte Multicore Softwareentwicklung:*
Die ARAMiS II Entwicklungsprozesse
Stefan Kuntz, Continental AG & Timo Sandmann, KIT
- 10:30 Pause**
- 11:00 *Multicore Softwareentwicklung: Die ARAMiS II Toolchains*
Bernhard Bauer, Universität Augsburg
- 11:30 *Multicore Softwareentwicklung: Plattformarchitekturen Pattern*
Christian Eismann, Elektrobit Automotive GmbH
- 12:00 Mittagessen & Ausstellung**
- 14:00 *Migration von Legacy-Kontrollsoftware auf Multicore: LET als Enabler*
Hermann von Hasseln, Daimler AG
- 14:30 *Modulare Rechenplattformen – Eine künftige Automotive Gatewayarchitektur*
Dominik Reinhardt, BMW AG
- 15:00 Pause & Ausstellung**
- 15:45 *Automotive Powertrain Demonstrator*
Sebastian Kehr, DENSO AUTOMOTIVE Deutschland GmbH
- 16:15 *Effiziente Toolchain für Mehrkernprozessorsysteme in Triebwerkssteuerungen*
Alexander Walsch, GE Aviation
- 16:45 *E-Mobility goes Multicore: Aufbau eines Generischen Antriebssteuergeräts*
durch die Anwendung von Architekturpattern und Statischer Analyse
Arnd Leitner, LuK GmbH & Co. KG
- 17:15 *Abschlussbemerkungen*
- ab 17:30* *Gelegenheit zum Networking*